



ニュースリリース

2011年3月16日

**STARC がミックスシグナル設計フローSTARCAD-AMS に  
Pulsic 社の UniRoute を認証**

英 Pulsic Limited.(本社:英国ブリストル、CEO:Mark Williams、以下 Pulsic 社)と、半導体理工学研究センター(本社:神奈川県横浜市、社長:下東勝博、以下「STARC」)は STARC が提唱する次世代 Mixed Signal 設計フローSTARCAD-AMS において、パルシック社のカスタム LSI 向け自動配線ツール UniRoute が認証されたことを発表いたします。

UniRoute は、高性能・短納期が求められる次世代アナログ IC 設計での自動配線分野において、STARC が設定した評価基準である、アナログ制約遵守、DRC、LVS エラーフリー、配線品質、容易なマニュアル修正作業、短時間高速処理を、複数の配線ツールの中で唯一クリアしました。

UniRoute は、オンライン DRC、ネットドリブン手法による、DRC/LVS エラーフリーの自動配線ツールです。また、回路に登録された配線制約(シンメトリ、シールド)も考慮することができ、さらに、専用配線エディタにより修正したい箇所はその場で簡単に迅速に修正できます。これらにより、従来熟練レイアウト技術者によるマニュアル作業で時間のかかっていた配線作業時間が大幅に短縮されます。STARC から提供されたフィルター回路の課題に対して、従来手法では約 20 時間要していた配線工程が、約 1.5 時間という短時間で完了することができました。UniRoute は Cadence 社の設計プラットフォーム IC6.1.4(OA)にプラグインして使用することができます。

「Pulsic 社 UniRoute は、今回の次世代アナログ/ミックスシグナル IC の自動配線という困難な課題に対して、処理可能であった唯一のツールです。その配線形状はレイアウト技術者の作業に近く、また修正作業は容易であり、結果には満足しております。Pulsic 社とは今後、電流密度配線、RC 考慮配線など、より自動化を加速するテクノロジーの開発を行ってゆきたいと考えております。」と、STARC 開発第 2 部 Mixed Signal 開発室長の坪井邦彦氏は語っています。

さらに現在 Pulsic 社では、デバイスの配置位置から電流の流れを自動的に抽出して配線を行う「Signal Flow 考慮配線」の開発、そして完全対称のみならず、配置位置によっては対称配線が必要な部分のみを自動的に抽出して配線を行う「Nearly Symmetry 配線」の開発など、アナログ特有の配線形状を自動的に生成する機能の開発をおこなっております。

#### UniRoute について

Pulsic 社では、シェイプベーステクノロジーを基に、すでに 10 年以上前よりカスタム IC レイアウトの自動化とのことで、ツールを開発、販売してきております。UniRoute はその特徴である配線柔軟性を最大限利用し、メモリー・LCD ドライバー・アナログ・高速配線専用の機能を搭載することにより、従来人手で時間のかかっていた高品質配線を、短時間で自動処理することを可能にいたします。UniRoute は、OEM 版も含めメモリー・LCD ドライバー・アナログ・高速配線用途で数多くのお客様がすでにご使用されております。カスタム IC の配線分野では世界で一番使用されているツールです。

#### 半導体理工学研究センター(STARC)について

株式会社半導体理工学研究センター(STARC)は、半導体設計技術力の強化を目的とし、日本の主要半導体メーカーの出資で、1995 年 12 月に設立されました。STARC は、国内大学の半導体関連研究基盤を拡大するための日本の大学と産学連携を行っており、専門的なチップ設計者育成の為のシステムオンチップ(Soc)設計セミナーなどを開催しております。また半導体の微細化に伴う設計の困難さを解決する「設計基盤技術開発」をクライアント企業と共同で実施してきました。これらの活動成果は、クライアント企業へ移転しその事業に寄与している他、技術標準として公開、あるいはパートナー企業へライセンス供与して製品化し、半導体業界で広く役立てていただいています。

詳細に関しては <http://www.starc.jp> をご覧ください。

本件お問い合わせは <https://www.starc.jp/other/contactus-j.html> をお願いいたします。

#### Pulsic 社について

Pulsic 社は 2000 年 1 月に設立され、本社は英国ブリストルにあります。シェイプベーステクノロジーのエキスパート集団です。カスタム IC レイアウト自動化を推進し急成長しています。製品には階層フロアプランナ、配置ツール、配線ツール、配置配線エディタなどがあり、現在数多くの大手メモリーメーカー、そしてカスタム IC レイアウト自動化分野で使用されております。現在までに世界で 40 以上の顧客で 1000 以上のテープアウト実績があります。

詳細に関しては <http://www.pulsic.com> をご覧ください。

本件に関するお問い合わせは下記をお願いいたします。

パルシクジャパンリミテッド 営業部 中山 敦

〒104-0041 東京都中央区新富 2-14-6 ONZE1852ビル 7 階

Tel:03-3553-3061

E-Mail: [atsushi.nakayama@pulsic.com](mailto:atsushi.nakayama@pulsic.com)

以上