

Sunplus Technology、Berkeley Design Automation の Analog FastSPICE™ プラットフォームを導入

複雑なミックスシグナル IC のための

真の SPICE 精度デバイスノイズ解析を実現するプラットフォーム

2010年5月4日、カリフォルニア州サンタクララー先端アナログ/RF集積回路(IC)向けの統合回路検証プラットフォーム Analog FastSPICE™を開発、提供する Berkeley Design Automation Inc.は本日、コンシューマエレクトロニクス向け半導体システムの世界的リーディングプロバイダの1社である Sunplus Technology Co. Ltd.が、アナログおよびミックスシグナル IC の設計検証およびデバイスノイズ解析に Analog FastSPICE™ Platform (AFS Platform) を導入したことを発表しました。

「Sunplus において、Analog FastSPICE を 2008 年以来使用しており、アナログおよびミックスシグナル IC の複雑なブロックのキャラクタライゼーションおよび回路全体のパフォーマンスシミュレーションにおいて常時 5 倍から 10 倍高速な結果を真の SPICE 精度で得ています。」 Sunplus Technology の Project Design Department、Manager の Mark Chen 氏はこのように語っています。「現在では、AFS Transient Noise ならびに AFS RF 解析をデバイスノイズ解析の様々な課題に適用しています。AFS Platform は複雑なアナログおよびミックスシグナル設計のトランジスタレベル デバイスノイズ解析を真の SPICE 精度で実行できる唯一のツールです。」

Analog FastSPICE Platform (AFS Platform) はアナログ、ミックスシグナル、RF 設計のための業界で唯一の統合回路検証プラットフォームです。常にフル SPICE 精度の結果を提供しつつ、従来の SPICE と比較して 5 倍から 20 倍優れたパフォーマンスを達成し、1000 万素子以上のキャパシティを有する他、業界唯一の包括的なデバイスノイズ解析機能も備えています。AFS Platform は、先端的アルゴリズムと数値解析を駆使し、フル回路マトリクスおよびオリジナルのデバイス方程式を、ショートカットを使用することなく迅速に処理する単一の実行形式により提供されます。AFS Platform には、AFS Nano SPICE シミュレーション、AFS 回路シミュレーション、AFS Co-Simulation、AFS Transient Noise Analysis、AFS RF Analysis のライセンスが含まれます。

「コンシューマエレクトロニクス向け IC の世界的リーディングプロバイダの1社である Sunplus Technology が同社の複雑なアナログおよびミックスシグナル IC の設計検証およびデバイスノイズ解析に Analog FastSPICE Platform を活用してくださっていることをたいへん嬉しく思います。」

Berkeley Design Automation の社長兼 CEO、Ravi Subramanian はこのように述べています。「AFS Platform を導入する Sunplus の決定は、今日の先端アナログ・ミックスシグナル設計チームが Berkeley Design Automation を設計の重要なパートナーとして選択していることのさらなる証拠です。」

Berkeley Design Automation について

Berkeley Design Automation Inc. (BDA) は先端アナログ／ミックスシグナル／RF (AMS/RF) 検証をリードする企業として知られています。BDA Analog FastSPICE 統合回路検証プラットフォーム(AFS Platform) はナノメータ スケールのシリコンで GHz 帯の設計を検証するのに必要な精度、性能およびキャパシティを提供します。世界のトップ 20 に入る半導体メーカーを含む 70 社以上の企業が、AFS Platform を使って AMS/RF 回路を効率的に検証しています。2003 年に設立された同社はその技術的リーダーシップとエレクトロニクス産業への影響力を評価され数々の賞を受賞しています。同社は Woodside Fund、Bessemer Venture Partners、パナソニック株式会社、NTT ファイナンス社、株式会社アイティーファーム、三菱 UFJ キャピタル株式会社が出資している未公開の企業です。詳しい情報は <http://www.berkeley-da.com> をご覧ください。

Analog FastSPICE、AFS Nano、WaveCraveはBerkeley Design Automation, Inc. の商標です。Berkeley DesignならびにBDAはBerkeley Design Automation, Inc.の登録商標です。その他すべての商標は各所有者の知的財産です。

PR for Berkeley Design Automation – Cayenne Communication LLC

Michelle Clancy, 252-940-0981, michelle.clancy@cayennecom.com