

SiPort、Berkeley Design Automation の Analog FastSPICE™ プラットフォームを導入

モバイルブロードキャストレシーバの検証を
ナノメータ SPICE 精度で5倍~10倍高速に実行

2010年12月7日、カリフォルニア州サンタクララ発 ナノメータ回路検証をリードする Berkeley Design Automation, Inc.は本日、シングルチップ nm CMOS オーディオ/データブロードキャストレシーバを開発するファブレス半導体メーカー、SiPort Inc.がブロックレベルのキャラクタライゼーション、トップレベル検証、デバイスノイズ解析に Berkeley の AFS Platform を採用したことを発表しました。

「SiPort ではミックスシグナル RF ワイヤレスレシーバチップの回路全体検証に Analog FastSPICE を3年ほど使っています。」 SiPort の創立者であり Executive VP の Aiman Kabakibo 氏はこのように語っています。「今回、Analog FastSPICE Platform 全体の導入を決めたのは、このプラットフォームが設計チームの開発効率を大幅に高めると同時に、当社のシングルチップ nm CMOS オーディオ/データブロードキャストレシーバの検証に対してナノメータ SPICE 精度とシリコン精度のデバイスノイズ解析を可能にしてくれると考えたからです。」

Analog FastSPICE Platform はナノメータ アナログ、RF、ミックスシグナル、カスタムデジタル回路設計のための業界で唯一の統合検証プラットフォームです。AFS Platform はファウンドリ認証済みの nm SPICE 精度、従来の SPICE と比較してシングルコアで5倍から10倍優れたパフォーマンス、1000万素子以上のキャパシティを提供し、業界唯一の包括的なデバイスノイズ解析機能も備えています。AFS Platform は、先端的アルゴリズムと数値解析を駆使し、フル回路マトリクスおよびオリジナルのデバイス方程式を、ショートカットを使用することなく迅速に処理する単一の実行形式により提供されます。AFS Platform には、AFS Nano SPICE シミュレーション、AFS 回路シミュレーション、AFS Transient Noise Analysis、AFS RF Analysis、AFS Co-Simulation のライセンスが含まれます。

「SiPort がワイヤレスレシーバの検証フローに Analog FastSPICE Platform を全面的に導入されたことを嬉しく思います。」 Berkeley Design Automation の社長兼 CEO、Ravi Subramanian はこのように語っています。「高性能、低消費電力のマルチスタンダード対応プログラマブル RF トランシーバの開発はきわめて複雑なプロジェクトです。SiPort が AFS Platform を導入されたことは、今日の最先

端ワイヤレスプラットフォームサプライヤが Berkeley Design Automation をアナログおよび RF 半導体製品の設計における重要なパートナーとして選択されている事実を裏付けるものです。」

Berkeley Design Automation について

Berkeley Design Automation Inc. はナノメータ回路検証をリードする企業として知られています。同社は業界唯一の統一された検証プラットフォーム、Analog FastSPICE と傑出したアプリケーション専門知識によりナノメータ回路設計課題を解決します。世界のトップ 20 に入る半導体サプライヤを含む 100 社近くの企業が、Berkeley Design Automation を使って nm スケールの回路を効率的に検証しています。2003 年に設立された同社はその技術的リーダーシップとエレクトロニクス産業への影響力を評価され数々の賞を受賞しています。Berkeley Design Automation は Woodside Fund、Bessemer Venture Partners、パナソニック株式会社、NTT ファイナンス社、株式会社アイティーファーム、三菱 UFJ キャピタル株式会社が出資している未公開の企業です。詳しい情報は <http://www.berkeley-da.com> をご覧ください。

SiPort について

SiPort のオーディオ/データブロードキャストレシーバは高性能、低消費電力かつ高度に統合されたシングルチップ CMOS ソリューションであり、MP3 プレイヤー、携帯電話、パーソナルナビゲーション機器 (PND)、自動車用および家庭用ラジオに対し、無料および有料契約のオーディオおよびデータサービス受信を可能にします。アナログ、デジタル両方のブロードキャスト規格をサポートする SiPort のソリューションにより、モバイルおよびポータブル機器メーカーは消費者に対し、HD ラジオの新しいオーディオコンテンツをポータブル機器で楽しめる機能や、家庭や車で聞き慣れた番組を受信する機能を提供することができます。SiPort のシングルチップソリューションはライブナビゲーションサービスを PND に提供するのに必要な低消費電力、小型、低コスト性を提供します。詳しい情報は <http://www.siport.com> をご覧ください。

Analog FastSPICE、AFS Nano、WaveCraveはBerkeley Design Automation, Inc. の商標です。Berkeley DesignならびにBDAはBerkeley Design Automation, Inc.の登録商標です。

PR for Berkeley Design Automation – Cayenne Communication LLC

Michelle Clancy, 252-940-0981, michelle.clancy@cayennecom.com