

Analog FastSPICE™ プラットフォーム、ワイヤレスハンドセットおよびモバイルコンシューマ GPS アプリケーションの開発に採用される

フル RF フロントエンド検証を真の SPICE 精度で 20 倍高速に達成

2009 年 10 月 6 日、カリフォルニア州サンタクララ – 統合された回路検証プラットフォーム Analog FastSPICE™ (AFS) を提供する Berkeley Design Automation Inc. は今日、モバイルプラットフォームならびにワイヤレス半導体ソリューションの世界的大手企業 ST-Ericsson が Analog FastSPICE™ プラットフォームを選択したことを発表しました。Analog FastSPICE プラットフォームを使用することにより、ST-Ericsson の設計チームは複雑なアナログ/RF ブロックおよび回路全体を真の SPICE 精度で従来よりも 20 倍高速に検証できるようになりました。

「当社にとって、お客様に最高感度、最低消費電力、最速初期位置算出時間の GPS を提供できることは非常に重要です。」 ST-Ericsson の GPS Development and Operation Manager、John Ryan 氏はこのように語っています。「Analog Fast SPICE は当社の複雑なブロックや GPS RF フロントエンド全体に対して、従来の SPICE シミュレータよりも 20 倍高速なシミュレーションを、全く同一の波形で実現しており、ST-Ericsson は GPS 製品の技術革新を加速し、市場投入までの期間を短縮することができます。」

Analog FastSPICE はアナログ、ミックスシグナル、RF 設計のための業界で唯一の統合回路検証プラットフォームです。常に真の SPICE 精度の結果を提供しつつ、従来の SPICE と比較して 5 倍から 20 倍優れたパフォーマンスを達成し、1000 万素子以上のキャパシティを有する他、業界唯一の包括的なノイズ解析機能も備えています。AFS Platform は、先端的アルゴリズムと数値解析を駆使し、フル回路マトリクスおよびオリジナルのデバイス方程式を、ショートカットを使用することなく迅速に処理する単一の実行形式により提供されます。AFS Platform には、AFS Nano SPICE シミュレータ、Analog FastSPICE 回路シミュレータ、デバイスノイズ解析ツール Noise Analysis Option™、マルチトーン周期解析ツール RF FastSPICE™などが含まれます。

「ST-Ericsson が同社の GPS 向け RFIC の検証に Analog FastSPICE を採用していただいたことを嬉しく思います。」 Berkeley Design Automation の社長兼 CEO、Ravi Subramanian はこのように語っています。「GPS モバイルアプリケーション向け半導体を開発することは、先端 RF 技術を必要とする非常に難しい設計課題です。ST-Ericsson が Analog FastSPICE プラットフォームを選択したことは、

高度に統合されたアナログ／RFアプリケーションの最先端設計に Berkeley Design Automation がもたらすことのできる強力な競争優位性を実証するものです。」

Berkeley Design Automation について

Berkeley Design Automation Inc. は先端アナログ／ミックスシグナル／RF (AMS/RF) 検証をリードする企業として知られています。同社の Analog FastSPICE 統合回路検証プロパティプラットフォームはナノメータスケールのシリコンで GHz 帯の設計を検証するのに必要な精度、性能およびキャパシティを提供します。世界のトップ 10 に入る半導体メーカーから、先端スタートアップまで幅広い企業が AFS Platform プラットフォームを使用して AMS/RF を効率的に検証しています。2003 年に設立された同社はその技術的リーダーシップとエレクトロニクス産業への影響力を評価され数々の賞を受賞しています。同社は Woodside Fund、Bessemer Venture Partners、パナソニック株式会社、NTT ファイナンス社が出資する未公開企業です。詳細は <http://www.berkeley-da.com> をご覧ください。

Analog FastSPICE、AFS Nano、Noise Analysis Option、RF FastSPICE、PLL Noise Analyzer、WaveCrave、Precision Circuit Analysis は Berkeley Design Automation Inc. の商標です。Berkeley Design ならびに BDA は Berkeley Design Automation Inc. の登録商標です。その他すべての商標は各所有者の知的財産です。

PR for Berkeley Design Automation – Cayenne Communication LLC

Michelle Clancy, 252-940-0981, michelle.clancy@cayennecom.com