

Fresco Microchip、Berkeley Design Automation の Analog FastSPICE™ Platform を RF シリコン TV チューナーの開発に採用

ナノメータ SPICE 精度で 15 倍高速なミックスシグナル回路検証を実現

2012 年 2 月 14 日、カリフォルニア州サンタクララ発 – 世界最高速のナノメータ回路検証ツールを提供する Berkeley Design Automation Inc. は本日、最先端 RF、ミックスシグナルおよびデジタル信号処理 IC を開発する Fresco Microchip Inc. が、同社のシリコン TV チューナー Simply RF™ のブロックレベルでのキャラクタライゼーションおよび回路全体の検証に Analog FastSPICE (AFS) Platform を採用したことを発表しました。

「当社の Simply RF™ シリコン TV チューナーには徹底したブロックキャラクタライゼーションと回路全体のパフォーマンスシミュレーションが必要です。」 Fresco Microchip の Director of Analog/RF Design、Dr. Stephen Jantzi はこのように語っています。「BDA の優れたサポートとともに、AFS Platform は業界をリードする当社の製品に必要な高い精度とパフォーマンスを提供してくれます。当社のミックスシグナル回路においても、従来の SPICE と比較して 15 倍ものスピードアップが確認されています。」

Analog FastSPICE Platform はアナログ、RF、ミックスシグナル、カスタムデジタル回路設計のための世界最高速のナノメータ回路検証プラットフォームです。AFS Platform はファウンドリ認証済みのナノメータ SPICE 精度の結果を、他のシミュレータと比較してシングルコアで 5 倍から 10 倍高速に達成し、マルチスレッドではその 2 倍から 4 倍のパフォーマンスを提供します。回路キャラクタライゼーションに関しては、AFS Platform は業界唯一の包括的なシリコン精度のデバイスノイズ解析機能を有しており、コア数に応じて線形に近いパフォーマンスの高速化を達成できます。大規模回路に対しても 1000 万素子を超えるキャパシティを提供し、業界で最も高速な SPICE 精度に近いシミュレーションを実現するとともに、主要な Verilog®シミュレータとのデジアナ混在 Co-Simulation も可能です。AFS Platform は、AFS 回路シミュレーション、AFS Transient Noise Analysis、AFS RF Analysis、AFS Co-Simulation、AFS Nano SPICE のライセンスで構成されています。

「TV 分野のマーケットリーダーである Fresco Microchip が、市場の流れを変革する画期的なシリコンチューナー製品の検証フローに AFS Platform を採用されたことを嬉しく思います。Berkeley Design Automation の社長兼 CEO、Ravi Subramanian はこのように語っています。「Fresco が AFS

Platform プラットフォームを選択されたことは、高度に統合されたアナログ／RFアプリケーションの最先端設計に Berkeley Design Automation がもたらすことのできる強力な競争優位性を実証するものです。」

Berkeley Design Automation について

Berkeley Design Automation Inc. はナノメータ回路検証をリードする企業として知られています。同社は世界最高速のナノメータ回路検証プラットフォーム、Analog FastSPICE と傑出したアプリケーション専門知識によりナノメータ回路設計課題を解決します。100社を超える企業が Berkeley Design Automation の製品を使ってナノメータスケールの回路を検証しています。Berkeley Design Automation は業界での数々の賞を受賞し、その技術的リーダーシップとエレクトロニクス産業への貢献で広く認知されています。同社は Woodside Fund、Bessemer Venture Partners、パナソニック株式会社、NTTファイナンス社、株式会社アイティーファーム、三菱UFJキャピタル株式会社が出資している未公開の企業です。詳しい情報は <http://www.berkeley-da.com> をご覧ください。

Fresco Microchip, Inc.について

Fresco Microchip は RF、アナログ、デジタル半導体の先端企業です。同社の製品は、最適なパフォーマンスで格段に低いシステムソリューションコストを実現することにより Value Through Innovation™（イノベーションを通じた価値）を提供しています。Fresco の特許出願中の技術は、幅広いコンシューマ向け機器に向けたもので、テレビ市場に大きなパラダイムシフトをもたらすものです。様々な大手コンシューマブランドによる数千種の TV モデルに、数百万の Fresco 製チップが搭載され、世界中に出荷されています。詳しい情報は www.frescomicrochip.com をご覧ください。

Analog FastSPICE、Noise Analysis Option、RF FastSPICE、PLL Noise Analyzer、WaveCrave、Precision Circuit Analysis は Berkeley Design Automation Inc. の商標です。Berkeley Design は Berkeley Design Automation Inc. の登録商標です。その他すべての商標は各所有者の知的財産です。

PR for Berkeley Design Automation - Cayenne Communication LLC

Michelle Clancy, 252-940-0981, michelle.clancy@cayennecom.com